



**Oggetto: n. 1 Borsa di ricerca**

**CUP: J33C22001170001**

1. **Titolo progetto finanziato:** Progetto EDGE-ME - METODOLOGIE DATA-DRIVEN PER LA GESTIONE DI APPLICAZIONI PARALLELE AD ALTE PRESTAZIONI SU ARCHITETTURE ETEROGENEE PER L'EDGE-COMPUTING Codice progetto MUR: CN00000013 -CENTRO NAZIONALE ICSC - "National Centre for HPC, Big Data and Quantum Computing"– bando a cascata attivato nell'ambito del Bando a Cascata emanato dall'Università di Bologna in qualità di Spoke nell'ambito del PNRR – M4C2 Investimento 1.4. del Piano Nazionale di Ripresa e Resilienza (PNRR) finanziato dall'Unione Europea "Next Generation EU"
  2. **Obiettivo del progetto della ricerca/progetto di studio:** METODOLOGIE DATA-DRIVEN PER LA GESTIONE DI APPLICAZIONI PARALLELE AD ALTE PRESTAZIONI SU ARCHITETTURE ETEROGENEE PER L'EDGE- COMPUTING
  3. **Attività del borsista:** il ricercatore analizzerà le parti computazionalmente intensive per l'accelerazione su FPGA, svilupperà tecniche di mappatura efficiente per ottimizzare prestazioni e ridurre il consumo energetico, implementerà algoritmi e modelli di calcolo su FPGA, integrandoli nel framework del progetto. Dovrà inoltre essere prodotta documentazione accurata del lavoro svolto onde garantirne la ripetibilità.
  4. **Responsabile scientifico (tutor):** Prof. Roberto Giorgi
  5. **Struttura presso cui svolgerà l'attività:** DIISM, Via Roma 56, Siena.
  6. **Durata della borsa:** 6 mesi
  7. **Importo della borsa:** euro 18000 (diciottomila/00)
  8. **Titoli richiesti:** Laurea Magistrale/ Laurea Specialistica/Laurea vecchio ordinamento LM-28, LM-29, LM-32 o equivalenti  
LM-28 - Classe delle lauree magistrali in Ingegneria elettrica  
LM -29 - Classe delle lauree magistrali in Ingegneria elettronica  
LM32 - Classe delle lauree magistrali in Ingegneria informatica
  9. **Modalità di selezione:** Titoli e curriculum
-